

การเพิ่มประสิทธิภาพการเปลี่ยนรุ่นเพื่อลดเวลาสูญเสียในสายการผลิต

Surface Mount Technology หมายเลข 1 และ 2



สุภาวดี จุ้ยเรือง
65130046478

รายงานนี้เป็นส่วนหนึ่งของการปฏิบัติสหกิจศึกษาและการศึกษาเชิงบูรณาการกับการทำงาน
ของนักศึกษาชั้นปีที่ 4 ในหลักสูตรวิศวกรรมศาสตรบัณฑิต
สาขาวิศวกรรมไฟฟ้า ภาควิชาวิศวกรรมไฟฟ้าและอิเล็กทรอนิกส์
คณะวิศวกรรมศาสตร์ มหาวิทยาลัยอุบลราชธานี

Setup time Reduction to Enhance Efficiency in
Surface Mount Technology No. 1 and No. 2



Supawadee Juirueang

65130046478

This report is submitted as part of the Cooperative and Work-Integrated
Education (CWIE) program for fourth-year students
in the Bachelor of Engineering Program in Electrical Engineering
Department of Electrical and Electronics Engineering
Faculty of Engineering Ubon Ratchathani University

ชื่อปริญญานิพนธ์ การเพิ่มประสิทธิภาพการเปลี่ยนรุ่นเพื่อลดเวลาสูญเสียในสายการผลิต
Surface Mount Technology หมายเลข 1 และ 2

โดย นางสาวสุภาวดี จ้อยเรือง

ภาควิชาวิศวกรรมไฟฟ้าและอิเล็กทรอนิกส์

อาจารย์ที่ปรึกษาโครงงาน ผู้ช่วยศาสตราจารย์ ดร.นิศรุต พันธุ์ศิริ

อาจารย์ผู้ร่วมประเมินโครงงาน


.....
(ผู้ช่วยศาสตราจารย์ ดร.นิศรุต พันธุ์ศิริ)
อาจารย์ที่ปรึกษาโครงงาน


.....
(ผู้ช่วยศาสตราจารย์ ดร.ธีรฤทธิ ไชยธรรม)

กรรมการผู้ร่วมประเมินโครงงาน


.....
(ผู้ช่วยศาสตราจารย์ ดร.ปกรรอง วงศ์คุณ)

กรรมการผู้ร่วมประเมินโครงงาน

Project Title: Setup time Reduction to Enhance Efficiency in
Surface Mount Technology No. 1 and No. 2

By Miss Supawadee Juirueang

Department of Electrical and Electronics Engineering

Project Adviser: Asst. Prof. Dr. Nisarut Phansiri

Project Committee


.....
(Asst. Prof. Dr. Nisarut Phansiri)
Project Adviser


.....
(Asst. Prof. Dr. Theerawut Chaiyatham)

Committee


.....
(Asst. Prof. Dr. Pokkrong Vongkoon)

Committee